



## Cristina-Ioana Despina-Stoian

**Cetățenie:** română

**Data nașterii:** 14/02/1995

**Gen:** Feminin

✉ **E-mail:** [despinacristina@yahoo.com](mailto:despinacristina@yahoo.com)

✉ **E-mail:** [cristina.despina@mta.ro](mailto:cristina.despina@mta.ro)

📍 **Adresă:** Bulevardul George Coșbuc, 39-49, Sectorul 5, Academia Tehnică  
Militară 'Ferdinand I' -, 050141 Sectorul 5 (România)

### EXPERIENȚA PROFESIONALĂ

---

#### Ofițer specialist

*Centrul de Excelență pentru Comunicații și Tehnologia Informației , Academia Tehnică Militară "Ferd [ 31/07/2018 – În curs ]*

**Adresă:** București (România)

**Localitatea:** București

**Țara:** România

### EDUCAȚIE ȘI FORMARE PROFESIONALĂ

---

#### Studii universitare de doctorat

*Academia Tehnică Militară "Ferdinand I" și Universitatea Bretagne Occidentale [ 01/10/2020 – În curs ]*

**Domeniul (domeniile) de studiu:** Inginerie electronică, telecomunicații și tehnologii informaționale

#### Studii universitare de master

*Academia Tehnică Militară "Ferdinand I" [ 01/10/2018 – 12/06/2020 ]*

**Adresă:** București (România)

Ingineria sistemelor de comunicații și securitate electronică

- Managementul informației în sistemele integrate de comunicații
- Criptografie și securitate informatică
- Elemente de inteligență artificială în rețelele de comunicații

#### Stagiu Erasmus

*Université de Bretagne Occidentale [ 02/09/2019 – 20/12/2019 ]*

**Adresă:** Brest (Franța)

- Utilizarea tehnologiei Software Defined Radio
- Dezvoltarea sistemelor de comunicații in-band full-duplex
- Implementarea algoritmilor de filtrare adaptivă

## Stagiu Erasmus

*Université de Bretagne Occidentale* [ 25/02/2019 – 25/06/2019 ]

**Adresă:** Brest (Franța)

- Transmisii full-duplex
- Distorsiunile cauzate de imperfecțiunile componentelor analogice
- Metode numerice de anulare a auto-interferenței
- Tehnici de filtrare adaptivă

## Studii licență

*Academia Tehnică Militară "Ferdinand I"* [ 01/09/2014 – 28/07/2018 ]

**Adresă:** București (România)

Specialitatea: Transmisiuni

- Teoria informației
- Comunicații de date
- Procesoare numerice de semnal
- Rețele de comunicații
- Emițătoare și receptoare radio

## Diplomă Bacalaureat

*Colegiul Național Militar "Dimitrie Cantemir"* [ 15/09/2010 – 15/06/2014 ]

**Adresă:** Breaza (România)

Profil: Matematică - Informatică

Rezultate deosebite obținute la concursurile și olimpiadele școlare de Fizică și Matematică:

- 2011: Premiul III la Olimpiada județeană de Fizică
- 2012: Premiul I la Olimpiada județeană de Fizică și calificare etapa națională
- 2013: Premiul II la Olimpiada județeană de Fizică și calificare etapa națională
- 2014: Mențiune la Concursul Interjudețean de Matematică "Gheorghe Lazăr" ( Mențiune )

## COMPETENȚE LINGVISTICE

---

Limbă(i) maternă(e):

**română**

Altă limbă (Alte limbi):

**engleză**

COMPREHENSIUNE ORALĂ B2 CITIT B2 SCRIS B2

EXPRIMARE SCRISĂ B2 CONVERSAȚIE B2

**franceză**

COMPREHENSIUNE ORALĂ B1 CITIT B2 SCRIS B1

EXPRIMARE SCRISĂ B1 CONVERSAȚIE B1

## **COMPETENȚE ORGANIZATORICE**

---

### **Competențe organizatorice**

- Leadership, dezvoltate pe parcursul a 4 ani în care am fost responsabilă de o grupă formată din 23 de persoane
- Capacitatea de a lucra eficient sub presiune și de a se adapta la situații neprevăzute, dobândite în cadrul sistemului militar
- Capacitatea de a învăța și atitudinea proactivă

## **COMPETENȚE DE COMUNICARE ȘI INTERPERSONALE**

---

### **Competențe de comunicare și interpersonale**

- Spirit de echipă, dobândit de-a lungul perioadei de formare în cadrul unităților militare de învățământ
- Competențe bune de comunicare și capacitatea de adaptare la medii multiculturale, dezvoltate în cadrul mobilităților Erasmus

## **PROIECTE**

---

### **Proiecte**

- Adaptive Filtering Strategies for Self-Interference Cancellation in LTE Full-Duplex Communication Systems - Proiect de Disertație
- Full-duplex approach for secure IoT transmissions - Proiect dezvoltat în cadrul a doua stagii Erasmus+ în colaborare cu Université de Bretagne Occidentale, Brest, Franța.
- Implementarea mecanismelor de securitate cu funcționare în timp real folosind module FPGA - Proiect de Diplomă